


ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«КАМЧАТСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»
(ФГБОУ ВО «КамчатГТУ»)

Факультет информационных технологий

Кафедра «Системы управления»

УТВЕРЖДАЮ

Декан ФИТ

 И.А. Рыбка

«27» 03 2020г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Микропроцессорные устройства систем управления»

направление подготовки:

09.03.01 «Информатика и вычислительная техника»
(уровень бакалавриата)

направленность (профиль):

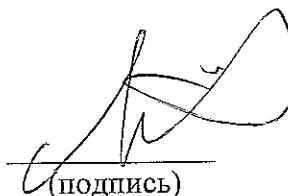
«Программное обеспечение средств вычислительной техники и автоматизированных систем»

Петропавловск-Камчатский
2020

Рабочая программа разработана в соответствии с ФГОС ВО по направлению подготовки 09.03.01 «Информатика и вычислительная техника», профиль «Программное обеспечение средств вычислительной техники и автоматизированных систем», и учебного плана ФГБОУ ВО «КамчатГТУ».

Составитель рабочей программы:

Доцент кафедры СУ, к.ф.-м.н:



(подпись)

М.А. Мищенко

Рабочая программа рассмотрена на заседании кафедры «Системы управления»
Протокол № 8 от «27» 03 2020 года.

«27» 03 2020 г.



(подпись)

и.о. Заведующий кафедрой
И.А. Рытка
(Ф.И.О.)

ЦЕЛИ И ЗАДАЧИ УЧЕБНОЙ ДИСЦИПЛИНЫ

Дисциплина «Микропроцессорные устройства систем управления» относится к базовой части основной профессиональной образовательной программы по направлению подготовки 09.03.01 «Информатика и вычислительная техника», профиль «Программное обеспечение средств вычислительной техники и автоматизированных систем», предусмотренной Учебным планом ФГОУ ВПО «КамчатГТУ».

Целью преподавания дисциплины является формирование у обучаемых знаний в области теоретических и практических основ построения, эксплуатации и функционирования локальных систем управления, контроля, регулирования на основе микроконтроллеров и программируемых логических контроллеров.

В результате изучения программы курса студенты должны:

Знать: основы построения и архитектуры ЭВМ, методы и средства получения информации посредством современных компьютерных технологий, в том числе в глобальных компьютерных сетях, методы и средства хранения, переработки и трансляции информации.

Уметь: устанавливать, тестировать, испытывать и использовать программно-аппаратные средства вычислительных и информационных систем, применять современные компьютерные технологии для получения информации, использовать глобальные компьютерные сети как средство получения и трансляции информации.

Владеть: навыками работы с различными операционными системами и их администрирования, навыками конфигурирования локальных сетей, реализации сетевых протоколов с помощью программных средств, методами и средствами получения, хранения, переработки и трансляции информации, навыками критического анализа полученной технической информации.

Требования к результатам освоения основных образовательных программ подготовки специалиста

В результате изучения дисциплины у студента должны быть сформированы следующие общепрофессиональные и профессиональные компетенции:

– способность устанавливать программное и аппаратное обеспечение для информационных и автоматизированных систем (ОПК-5);

– владение методами и средствами получения, хранения, переработки и трансляции информации посредством современных компьютерных технологий, в том числе, в компьютерных сетях (ПК-3).

Планируемые результаты обучения при изучении дисциплины, соотнесенные с планируемыми результатами освоения образовательной программы, представлены в таблице.

Таблица - Планируемые результаты обучения при изучении дисциплины, соотнесенные с планируемыми результатами освоения образовательной программы

Код компетенции	Планируемые результаты освоения образовательной программы	Планируемый результат обучения по дисциплине	Код показателя освоения
ОПК-5	Способность устанавливать программное и аппаратное обеспечение для информационных и автоматизированных систем	Знать: – основы построения и архитектуры ЭВМ.	З(ОПК-5)1
		Уметь: – устанавливать, тестировать, испытывать и использовать программно-аппаратные средства вычислительных и информационных систем.	У(ОПК-5)1
		Владеть: – навыками работы с различными операционными системами и их администрирова-	В(ОПК-5)1

Код компетенции	Планируемые результаты освоения образовательной программы	Планируемый результат обучения по дисциплине	Код показателя освоения
		ния; – навыками конфигурирования локальных сетей, реализации сетевых протоколов с помощью программных средств.	В(ОПК-5)2
ПК-3	Владение методами и средствами получения, хранения, переработки и трансляции информации посредством современных компьютерных технологий, в том числе, в компьютерных сетях	Знать: – методы и средства получения информации посредством современных компьютерных технологий, в том числе в глобальных компьютерных сетях; – методы и средства хранения, переработки и трансляции информации.	З(ПК-3)1 З(ПК-3)2
		Уметь: – применять современные компьютерные технологии для получения информации; – использовать глобальные компьютерные сети как средство получения и трансляции информации.	У(ПК-3)1 У(ПК-3)2
		Владеть: – методами и средствами получения, хранения, переработки и трансляции информации; – навыками критического анализа полученной технической информации.	В(ПК-3)1 В(ПК-3)2

1. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Курс «Микропроцессорные устройства систем управления» ориентирован на подготовку бакалавров по направлению 09.03.01 «Информатика и вычислительная техника». Дисциплина «Микропроцессорные устройства систем управления» является базовой дисциплиной в структуре образовательной программы. Курс позволяет дать будущим бакалаврам теоретические знания и сформировать у них практические навыки в создании и применении программно-технических средств для решения задач построения, эксплуатации и функционирования локальных систем управления, контроля, регулирования на основе микроконтроллеров и программируемых логических контроллеров.

1.1. Связь с предшествующими и дисциплинами

В соответствии с учебным планом по направлению 09.03.01 «Информатика и вычислительная техника» дисциплина «Микропроцессорные устройства систем управления» базируется на дисциплинах «Информатика», «ЭВМ и периферийные устройства».

1.2. Связь с последующими дисциплинами

Материал, изученный студентами в курсе «Микропроцессорные устройства систем управления», а также полученные знания и умения могут быть использованы при подготовке дипломных работ и проектов. Логическим продолжением данной дисциплины является дипломное проектирование.

2. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

2.1. Тематический план дисциплины

Наименование разделов и тем	Всего часов	Аудиторные занятия	Контактная работа по видам учебных занятий			Самостоятельная работа	Формы текущего контроля	Итоговый контроль знаний по дисциплине
			Лекции	Семинары (практические занятия)	Лабораторные работы			
Тема 1: Цифровые системы управления на базе микропроцессоров и микроконтроллеров	5	1	1.0	-	-	4.0	Опрос	
Тема 2: Архитектура управляющей микроЭВМ	11	5	3.0	-	2.0	4.0	Опрос	
Тема 3: Структурная схема микроЭВМ	15	5	3.0	-	2.0	4.0	Опрос, ПЗ	
Тема 4: Система команд микропроцессора	20	10	5.0	-	5.0	4.0	Опрос, ПЗ	
Тема 5: Состав микропроцессорного комплекта КР580	17	7	2.0	-	5.0	4.0	Опрос, ПЗ	
Тема 6: Память микропроцессорных систем	19	9	4.0	-	5.0	4.0	Опрос, ПЗ	
Тема 7: Организация ввода/вывода в микропроцессорной системе	17	7	4.0	-	3.0	4.0	Опрос, ПЗ	
Экзамен					3			
Всего	72	44	22		22	28		

*ПЗ – практическое задание, РЗ – решение задач, КС – конкретная ситуация

2.2. Описание содержания дисциплины

Тема 1: Цифровые системы управления на базе микропроцессоров и микроконтроллеров (1 час)

Рассматриваемые вопросы:

Принципы построения цифровых систем управления. Эволюция средств вычислительной техники

СРС по теме 1 (4 часа).

Подготовка к лекциям. Изучение дополнительного теоретического материала.

Тема 2: Архитектура управляющей микроЭВМ (3 часа)

Рассматриваемые вопросы:

Основные понятия и определения. Архитектура микропроцессора. Организация шин микропроцессорных систем. Обработка информации в микропроцессоре. Управление обработкой информации. Архитектура 8-разрядного микропроцессора. Программная модель микропроцессора. системы. Внутренние и внешние регистры.

СРС по теме 2 (4 часа).

Подготовка к лекциям. Изучение дополнительного теоретического материала.

Подготовка теоретического материала и данных для выполнения лабораторных работ.

Тема 3: Структурная схема микроЭВМ (3 часа)

Рассматриваемые вопросы:

Основные блоки МП КР580ВМ80. Блок управления и синхронизации. Блок АЛУ. Блок регистров.

СРС по теме 3 (4 часа).

Подготовка к лекциям. Изучение дополнительного теоретического материала.

Подготовка теоретического материала и данных для выполнения лабораторных работ.

Тема 4: Система команд микропроцессора (5 часов)

Рассматриваемые вопросы:

Классификация команд. Методы адресации. Формат команд. Виды команд. Регистр команд, дешифрация команд. Байт состояния. Команды пересылок. Команды ввода/вывода. Арифметические команды. Команды логических операций. Команды сдвига. Команды сравнения. Команды передачи управления. Команды работы с подпрограммами. Специальные команды.

СРС по теме 4 (4 часа).

Подготовка к лекциям. Изучение дополнительного теоретического материала.

Подготовка теоретического материала и данных для выполнения лабораторных работ.

Тема 5: Состав микропроцессорного комплекта КР580 (2 часа)

Рассматриваемые вопросы:

Генератор тактовых импульсов КР580ГФ24. Системный контроллер и шинный формирователь КР580ВК28. Буферные регистры КР580ИР82, КР580ИР83. Шинные формирователи КР580ВА86 и КР580ВА87.

СРС по теме 5 (4 часа).

Подготовка к лекциям. Изучение дополнительного теоретического материала.

Подготовка теоретического материала и данных для выполнения лабораторных работ.

Тема 6: Память микропроцессорных систем (4 часа)

Рассматриваемые вопросы:

Классификация запоминающих устройств. Память как функциональный узел. Много-модульная организация памяти. Организация стековой памяти.

СРС по теме 6 (4 часа).

Подготовка к лекциям.

Изучение дополнительного теоретического материала.

Подготовка теоретического материала и данных для выполнения лабораторных работ.

Тема 7: Организация ввода/вывода в микропроцессорной системе (4 часа)

Рассматриваемые вопросы:

Программно-управляемый ввод/вывод. Ввод/вывод в режиме прерываний. Ввод/вывод в режиме прямого доступа к памяти. Параллельная передача данных. Последовательная передача данных.

СРС по теме 7 (4 часа).

Подготовка к лекциям.

Изучение дополнительного теоретического материала.

Подготовка теоретического материала и данных для выполнения лабораторных работ.

Лабораторная работа №1. Программная модель станда УМПК-80 (2 часа)

Задание: Познакомиться с программной моделью станда УМПК-80 на базе микропроцессора К580ВМ80. Рассмотреть модули и инструменты станда. Рассмотреть структуру языка ассемблера микропроцессора КР580ВМ80А и систему команд.

Лабораторная работа №2. Команды пересылок (2 часа)

Задание: Разработать программу на языке ассемблер, использующую команды пересылок.

Лабораторная работа №3. Команды ввода/вывода (2 часа)

Задание: Разработать программу на языке ассемблер, использующую команды ввода/вывода.

Лабораторная работа №4. Арифметические команды (2 часа)

Задание: Разработать программу на языке ассемблер, использующую арифметические команды.

Лабораторная работа №5. Команды логических операций (2 часа)

Задание: Разработать программу на языке ассемблер, использующую команды логических операций.

Лабораторная работа №6. Команды сдвига (2 часа)

Задание: Разработать программу на языке ассемблер, использующую команды сдвига.

Лабораторная работа №7. Команды сравнения (2 часа)

Задание: Разработать программу на языке ассемблер, использующую команды сравнения.

Лабораторная работа №8. Команды передачи управления (2 часа)

Задание: Разработать программу на языке ассемблер, использующую команды передачи управления.

Лабораторная работа №9. Итоговая работа (6 часа)

Задание: Написать на языке ассемблера микропроцессора КР580ВМ80А программу, реализующую вычисления по заданному арифметическому выражению. Оттранслировать программу в машинные коды и выполнить ее отладку. Значения исходных переменных X и Y (для выполнения контрольного примера) в таблице заданий представлены в десятичной форме, перед выполнением программы они размещаются в ОЗУ по указанным в шестнадцатеричной форме адресам. Результат выполнения программы Z также заносится в ОЗУ по указанному адресу.

Подготовка к экзамену.

2.3. Учебно-методическое обеспечение для самостоятельной работы обучающихся

В целом внеаудиторная самостоятельная работа обучающегося при изучении курса включает в себя следующие виды работ:

- проработка (изучение) материалов лекций;
- чтение и проработка рекомендованной основной и дополнительной литературы;
- подготовка к лабораторным работам;
- поиск и проработка материалов из Интернет-ресурсов, периодической печати;
- подготовка к текущему и итоговому (промежуточная аттестация) контролю знаний по дисциплине.

Основная доля самостоятельной работы обучающихся приходится на подготовку к лабораторным работам, тематика которых полностью охватывает содержание курса. Самостоятельная работа по подготовке к лабораторным работам предполагает умение работать с первичной информацией.

3. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

Фонд оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине «Микропроцессорные устройства систем управления» представлен в приложении к рабочей программе дисциплины и включает в себя:

- перечень компетенций с указанием этапов их формирования в процессе освоения образовательной программы;
- описание показателей и критериев оценивания компетенций на различных этапах их формирования, описание шкал оценивания;
- типовые контрольные задания или материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций;
- методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций.

Перечень вопросов для проведения промежуточной аттестации по дисциплине (экзамен)

1. Структурная схема ЭВМ: блок центрального процессора, блок памяти, блок внешних устройств и взаимодействие между ними.
2. Структурная схема микропроцессора (МП) KP580BM80 – назначение выводов, основные блоки.
3. Блок центрального процессора – буферирование шины адреса.
4. Блок центрального процессора – буферирование шины данных.
5. Блок центрального процессора – буферирование шины управления.
6. Блок арифметического логического устройства (АЛУ): аккумулятор, признаки операций, регистр признаков, блок двоично-десятичной коррекции.
7. Блок регистров МП – регистры общего назначения (РОНы) и их адресация, парная работа регистров.
8. Счетчик команд, регистр адреса, указатель стека. Их назначение и работа при выполнении команд.
9. Блок управления и синхронизации: регистр команд, дешифрация команд. Принцип выполнения команды: машинные такты, машинные циклы. Типы машинных циклов микропроцессора.
10. Байт состояния, временная диаграмма его выдачи на шину данных. Сигнал синхронизации.
11. Команды пересылки: формат, адресация, временные диаграммы выполнения.
12. Пересылка между МП и памятью.
13. Пересылка между МП и внешними устройствами.

14. Команды работы со стековой памятью. Принцип работы стека LIFO (записанное последним считывается первым). Адресация с помощью указателя стека.
15. Временные диаграммы команд записи в стек и считывания из стека.
16. Команды выполнения арифметических операций. Установка разрядов регистра признаков по результатам операций в АЛУ.
17. Программирование на ассемблере. Составление линейных программ и их оформление.
18. Команды переходов (безусловного и по условиям).
19. Организация поциклового выполнения программ. Применение меток при оформлении циклических программ.
20. Организация работы с подпрограммами.
21. Команды вызова подпрограмм – формат, временные диаграммы выполнения.
22. Работа стековой памяти при выполнении вызова подпрограмм.
23. Вложенные подпрограммы.
24. Работа стека при вызове вложенных подпрограмм.
25. Команды возврата из подпрограммы - формат, временные диаграммы выполнения.
26. Работа стековой памяти при выполнении возврата из подпрограммы.

4. РЕКОМЕНДУЕМАЯ ЛИТЕРАТУРА

4.1. Основная литература

1. Новиков Ю.В. Основы микропроцессорной техники: учеб. пособие, 2006г.

4.2. Дополнительная литература

1. Медведев М.Ю., Пшихонов В.Х. Программирование промышленных контроллеров. 2011 (ЭБС «Лань»)

4.3. Перечень ресурсов информационно-телекоммуникационной сети «Интернет»

1. Музылёва И.В. Преподавательский сайт. [Электронный ресурс]. URL: <http://cifra.studentmiv.ru/mp-sredstva/> (дата обращения: 17.04.2019)

5. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ

Методика преподавания данной дисциплины предполагает чтение лекций, проведение лабораторных работ по каждой из тем, групповых и индивидуальных консультаций по отдельным (наиболее сложным) специфическим проблемам дисциплины. Предусмотрена самостоятельная работа студентов, а также прохождение аттестационных испытаний промежуточной аттестации (экзамен).

Лекции посвящаются рассмотрению теоретических основ дисциплины. На лекциях преподаватель знакомит слушателей с основными понятиями и положениями по текущей теме. На лекциях слушатель получает только основной объём информации по теме. Только посещение лекций является недостаточным для подготовки к лабораторным занятиям и экзамену. Требуется также самостоятельная работа по изучению основной и дополнительной литературы и закрепление полученных на лабораторных занятиях навыков.

Целью выполнения **лабораторных работ** является закрепление знаний обучающихся, полученных ими в ходе изучения дисциплины на лекциях и самостоятельно. Практические задания по темам выполняются на лабораторных занятиях в компьютерном классе. Если лабораторные занятия пропущены (по уважительной или неуважительной причине), то соответствующие задания необходимо выполнить самостоятельно и представить результаты преподавателю на очередном занятии. Самостоятельная работа студентов – способ активного, целенаправленного

ного приобретения студентом новых для него знаний, умений и навыков без непосредственного участия в этом процессе преподавателя. Качество получаемых студентом знаний напрямую зависит от качества и количества необходимого доступного материала, а также от желания (мотивации) студента их получить. При обучении осуществляется целенаправленный процесс взаимодействия студента и преподавателя для формирования знаний, умений и навыков.

6. КУРСОВОЙ ПРОЕКТ (РАБОТА)

В соответствии с учебным планом курсовое проектирование по дисциплине «Микропроцессорные устройства систем управления» не предусмотрено.

7. ПЕРЕЧЕНЬ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ, ИСПОЛЬЗУЕМЫХ ПРИ ОСУЩЕСТВЛЕНИИ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ

7.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса

При освоении дисциплины используется лицензионное программное обеспечение:

- текстовый редактор MicrosoftWord;
- электронные таблицы MicrosoftExcel;
- презентационный редактор MicrosoftPowerPoint;
- пакет MicrosoftOffice.

Кроме этого используется свободно распространяемая программная модель стенда УМК-80 на базе микропроцессора K580BM80.

8. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Лекции и лабораторные работы, групповые и индивидуальные консультации и промежуточная аттестация выполняются в специализированной лаборатории (аудитория № 2-320).

9. ДОПОЛНЕНИЯ И ИЗМЕНЕНИЯ В РАБОЧЕЙ ПРОГРАММЕ

Дополнения и изменения в рабочей программе за ____ / ____ учебный год

В рабочую программу _____
(наименование дисциплины)

для специальности (тей) _____
(номер специальности)

вносятся следующие дополнения и изменения:

Дополнения и изменения внес _____
(должность, Ф.И.О., подпись)

Рабочая программа пересмотрена и одобрена на заседании кафедры

(наименование кафедры)

« ____ » _____ 20__ г.

Заведующий кафедрой

(подпись)

(Ф.И.О.)